



(43) 國際公開日
2005 年 2 月 24 日 (24.02.2005)

PCT

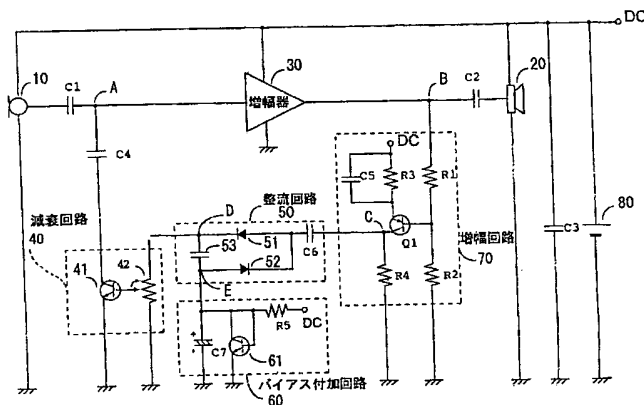
(10) 国際公開番号
WO 2005/018280 A1

- | | | |
|--|------------------------------|---|
| (51) 国際特許分類7: | H04R 25/00 | (72) 発明者; および |
| (21) 国際出願番号: | PCT/JP2004/012147 | (75) 発明者/出願人 (米国についてのみ): 藤井 成清 (FUJII, Shigekiyo). 近藤 浩 (KONDO, Hiroshi). 吉住 嘉之 (YOSHIZUMI, Yoshiyuki). |
| (22) 国際出願日: | 2004 年 8 月 18 日 (18.08.2004) | (74) 代理人: 二瓶 正敬 (NIHEI, Masayuki); 〒1600022 東京都新宿区新宿 2-8-8 とみん新宿ビル 2 F Tokyo (JP). |
| (25) 国際出願の言語: | 日本語 | (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, |
| (26) 国際公開の言語: | 日本語 | |
| (30) 優先権データ: | | |
| 特願2003-295609 | 2003 年 8 月 19 日 (19.08.2003) | JP |
| (71) 出願人 (米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真 1000 番地 Osaka (JP). | | |

〔続葉有〕

(54) Title: ACOUSTIC AID

(54) 発明の名称: 補聴器



40... ATTENUATION CIRCUIT
30... AMPLIFIER
50... RECTIFICATION CIRCUIT
70... AMPLIFICATION CIRCUIT
60... BIAS ADDITION CIRCUIT

(57) Abstract: There is disclosed a technique for realizing a short attack time and release time without using an RC filter having a time constant. According to this technique, diodes (51, 52) subject an AC signal at the output stage of an amplifier (30) to voltage doubler rectification and a smoothing capacitor (53) smoothes the signal rectified by the diodes (51, 52). A transistor (41) of an attenuation circuit (40) turns ON when the DC voltage smoothed by the smoothing capacitor exceeds a predetermined level, and attenuates the output signal level of the amplifier by pulling in the input signal of the amplifier.

(57) 要約: 時定数を持つRCフィルタを用いることなく短いアタックタイム、リリースタイムを実現する技術が開示され、この技術によればダイオード51及び52は増幅器30の出力段における交流信号を倍電圧整流し、平滑コンデンサ53はダイオード51、52により整流された信号を平滑化する。減衰回路40のトランジスタ41は平滑コンデンサにより平滑化された直流電圧が所定レベルを超えた場合にオンとなり、増幅器の入力信号を引き込むことにより増幅器の出力信号のレベルを減衰させる。

WO 2005/018280 A1



SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ,
VC, VN, YU, ZA, ZM, ZW.

BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN,
TD, TG).

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF,

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。